

# Seminars

Seit dem Wintersemester 2005/06 finden die Seminare unserer Arbeitsgruppe im "Workshop-Format" statt. Die Seminarteilnehmer erstellen eine Ausarbeitung (max. 10 Seiten, gemäß *ACM SIG Proceedings Style*), und führen Reviews zweier anderer Ausarbeitungen durch. Die Präsentationen finden als Blockseminar (*Workshop*) statt, je nach Teilnehmerzahl intern oder extern (Falckenstein). Die Ausarbeitungen sowie die Folien der Präsentationen sind in *Proceedings* zusammengefasst, welche den Seminarteilnehmern zum Workshop zur Verfügung gestellt werden.

Das Seminar wird typischerweise in zwei Varianten angeboten, siehe auch die jeweilige Modulbeschreibung für das [Bachelorseminar](#) und das [Masterseminar](#). Im Vergleich zum Bachelorseminar erwartet das Masterseminar eine größere Einbeziehung von verwandten Arbeiten, und dementsprechend eine umfangreichere Ausarbeitung und Präsentation.

- [WS23/24 \(Railway Technology\)](#)
- [SS23 \(Embedded Real-Time Systems\)](#)
- [WS22/23 \(Synchronous Languages\)](#)
- [WS21/22 \(Layout\)](#)
- [SS21 \(Embedded Real-Time Systems\)](#)
- [WS20/21 \(Synchronous Languages\)](#)
- [SS20 \(Layout\)](#)
- [WS19/20 \(Echtzeitsysteme und eingebettete Systeme\)](#)
- [SS19 \(Synchrone Sprachen\)](#)
- [WS18/19 \(Layout\)](#)
- [SS18 \(Echtzeitsysteme und eingebettete Systeme\)](#)
- [WS17/18 \(Synchrone Sprachen\)](#)
- [WS16/17 \(Layout\)](#)
  
- [Frühere Seminare](#)